

汇报—11月9日-11月25日

全文2290个字，（预计8分钟读完）

生活方面

1.合肥铜陵出游

时间：11.21-11.22。这是我们实验室第一次团体出游。

我的最大的收获是：认识了咱们实验室所有的人员。

以下照片是我认为最好的3张图片。



2.与梁老师的会谈

11月24日上午在物质楼这边坐电梯刚好遇到了梁老师，之后进行了一个简单交流，解决了最近比较关心的几个问题。这边简单记录一下。如果理解有误，老师可以提出。

①研究方向问题

当前，运卓师兄负责读出芯片，天鸿师兄负责Z芯片，昊达师兄负责XY调控芯片，而我未来能否也负责某个方向的芯片设计呢？

答：未来考虑集成化设计，可能多个芯片需要合成为一个SIP芯片，可能需要有一个数据汇总转发的芯片，有可能可以让我负责。而且，师兄们也并不是一入学就直接能设计芯片，而是先从事芯片验证与测试等相关工作。芯片流片很贵，我才刚刚入学，所以芯片设计等重大工作是不可能交给研一学生的。

②毕业成果问题

我觉得我们做电子学发SCI很难，很担心没有成果能发SCI导致毕不了业。

答：老师说发SCI其实并不难，有些会议甚至不看论文全文。未来要有成果，先得选定方向：要么论文，要么专利。如果我自己有什么成果了，要第一时间和老师沟通，说不定是一个很好的idea，就能够出成果。

③工博名额问题

我觉得0809的博士毕业要求有点高，要2篇SCI和2项专利。我现在对发SCI和专利的难度没有概念，所以对未来读博能否按时毕业非常担忧。目前我的心态是：0854电子信息工博感觉会更容易毕业（要求少一半）。0809电子科学与技术学博延毕概率大，还不如直接硕士毕业。

答：老师是有工博名额的，不过不能总是以低的标准要求自己，要对自己有信心。

现在我的想法：如果我在研一研二出了很多成果了，可以冲一下学博，如果我研一研二期间下来，只有一点成果但有科研信心，我会选择工博。要是研一研二下来啥成果也没有，也没有科研自信，我会选择硕士。

④感觉工作碎片化问题

答：现阶段我还是以上课学业为主，科研时间不多，要是真给我安排了系统的任务，不仅对我来说是一个巨大的压力，还会拖慢课题组进度。所以现在我还是以学习为核心任务。如果研二时候我还是做碎片化的工作，直接找老师说明就行。

⑤工作安排

我能不能主动向上索要工作，而不是等待被动分配。比如说我想学数字芯片设计，就去找彭工。想学模拟设计，就去找鑫喆老师，想了解读出芯片就去找郭成老师，咨询他们有没有相关的工作可以分配给我，以完成入门练习。

答：是可以的。实验室活很多，主动提出分担工作就不怕没活给我干。但还是要注重自身时间分配，学习和工作平衡好，也要注意不能给自己太大压力导致心态问题。

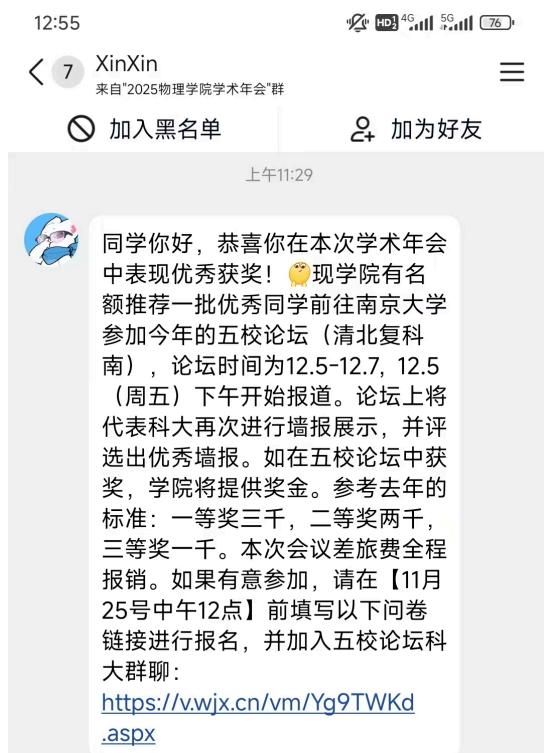
学习方面

1. 学术年会获奖

本周和运卓师兄参加了物理学院学术年会，又进行了一次墙报展示。没想到的是，我的作品获得了一个**校级的二等奖**（17个人中仅有2个二等奖）。拿到的奖品是一个小夜灯（淘宝查说是要108）。



这次活动的优秀者能获得一次前往南京大学参加**五校联盟论坛**的机会（清北复科南）。我将**代表科大物院在此论坛上展示墙报。**（12.5-12.7 差旅费由科大报销）



之后，我可能会前往南京大学2-3天，希望得到梁老师的批准。

2. 英语口语提升

近期，我曾与英语母语者交流英语。这是我第一次真正和外国人沟通。我发现我英语仅仅能通过应试检验（如通过免修考试和六级考试），而无法用英语流畅表达出我的想法。我决定，认真对待哑巴英语问题，系统突破口语和听力，为之后的出国交流提前做准备。



【新华正版】新东方英语 超实用英语口语1000句+超实用15000词

分类速记 生活场景情景口语 美式口语英语 留学口语 交易快照

超实用英语口语1000句

7天价保 假一赔四 极速退款 7天无理由退换

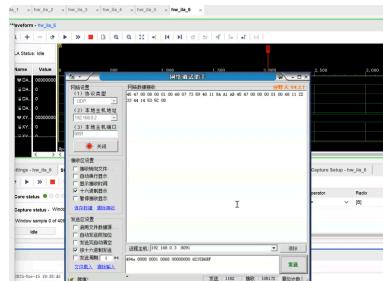
退款

加入购物车

科研方面

1.数字设计工作

完成了周老师上次给我的工作，即设计一个UDP数据处理模块。完成了板级验证，和电脑之间的通信数据验证无误。（录制了演示视频给周老师看）



2.软件设计工作

和郭成老师沟通了几次，基本初步确定读出芯片测试所需的功能要求。开始着手新版本的软件开发。软件开发周期预计2个月左右。



3.系统级学习

之前，梁老师说我没有理解系统设计的概念和重要性。经过深刻反思以及和运卓师兄的沟通，我深刻意识到了系统设计的重要性。

问题：现阶段，我连EZQ 2.0都没有一个整体的认识，更不用说现在做的EZQ2.5和未来的EZQ3.0了。所以，我迫切需要研究项目总体设计文档来完善全局认识。但当我向周老师要资料来看时，周老师说有很多资料都在内网（比如下面的一些文件），不可能发出来给我看。所以我想知道，我是否算作内部人员，我是否有内网的访问权限。

- 《EZQ2-ZS-01_1.0 ez-Q Engine 2.0 总体方案设计-V1.0》 ↗
- 《量子测控芯片规划论证 v1.0》 ↗
- 《量子测控芯片架构设计说明书及资源预估 v1.0》 ↗
- 《量子测控芯片一体化讨论-会议纪要》 ↗
- 《量子调控一体化芯片（XY、Z 调制芯片）方案论证会议纪要》
- 《万比特量子计算机的常温 CMOS 测控芯片及系统开发任务书》

如果没有权限也没关系，现在我要到了ez-Q2.5的总设word，现在在研究中，先初步建立起系统概念。

业余时间，我也有去学cadence的allegro的原理图绘制，希望未来能够发挥作用。

4.数字芯片设计学习

我一直以来都渴望进行数字芯片设计。所以在空闲时间，我会主动和彭工进行沟通，希望能够分担到课题组的一些数字设计任务。目前，已经和彭工沟通了一次，拿到一个数字子系统设计方案，未来，希望承担该数字子系统的维护工作。



个人总结

这周我有几个重要的总结，这些总结是根据我个人经历和实践经验得出的，对其他人来说可能是无效的甚至错误的，所以这部分**可以忽略不看**。

- ①如果没有主动寻求改变的意识，人可能会永远陷入重复循环中，日复一日过着重复的生活，日复一日用相同的方式解决相同的问题。而大部分人都是凭着潜意识在无限循环重复中度过这一生。
- ②方向大于努力，在努力中也要不断调整方向。
- ③一定要先把该做的事情都做完再玩。
- ④虽然很多时候，做实验工作的时间不限，但这并不意味着可以，沉浸在低效工作循环中！不紧不慢可以，但不能放弃最求高效，珍爱时间！